

国 際 事 務 局





特許協力条約に基づいて公開された国際出願

(51) 国際特許分類6

B01D 9/02, C30B 29/54

(11) 国際公開番号

WO96/26781

A1

(43) 国際公開日

1996年9月6日(06.09.96)

(21) 国際出願番号

PCT/JP96/00462

(22) 国際出願日

1996年2月28日(28.02.96)

(30) 優先権データ

特願平7/68597

1995年3月1日(01.03.95)

JР

特願平7/329688

1995年11月24日(24.11.95)

JР

(71) 出願人 (米国を除くすべての指定国について)

住友金属工業株式会社

(SUMITOMO METAL INDUSTRIES, LTD.)[JP/JP]

〒541 大阪府大阪市中央区北浜4丁目5番33号 Osaka, (JP)

2) 発明者;および

(75) 発明者/出願人(米国についてのみ)

三城 明(SANJOH, Akira)[JP/JP]

〒541 大阪府大阪市中央区北浜4丁目5番33号

住友金属工業株式会社内 Osaka, (JP)

(74) 代理人

弁理士 深見久郎, 外(FUKAMI, Hisao et al.)

〒530 大阪府大阪市北区南森町2丁目1番29号

住友銀行南森町ビル Osaka, (JP)

(81) 指定国

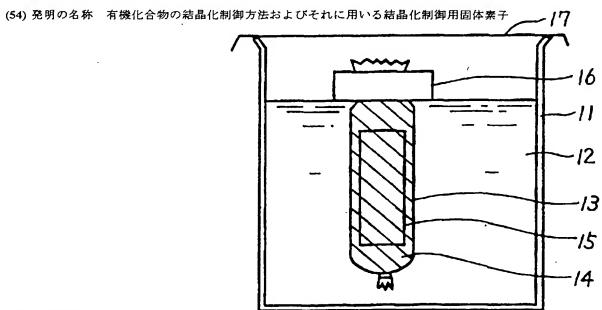
CA, US, 欧州特許(AT, BE, CH, DE, DK, ES, FR, GB, GR, IE,

IT, LU, MC, NL, PT, SE).

添付公開書類

国際調査報告書

(54) Tide: METHOD OF CONTROLLING CRYSTALLIZATION OF ORGANIC COMPOUNDS AND SOLID-STATE COMPONENT FOR CONTROLLING CRYSTALLIZATION IN SAID METHOD



(57) Abstract

A method of controlling the crystallization of biopolymers such as proteins, which comprises bringing into contact with a biopolymer-containing buffer solution (14) a silicon crystal (15) with the valence electrons thereof so controlled as to be able to control the concentration of the holes or electrons of the surface molecules in accordance with the environment of the solution (14), and depositing biopolymer crystals on the surface of the silicon crystal (15), while controlling the crystallization of the biopolymer by means of the electrical condition brought about on the surface of the crystal (15) by the controlled valence electrons.

蛋白質等の生体高分子の結晶化を制御できる方法が提供 される。蛋白質等の生体高分子を含む緩衝溶液(14)の 環境に応じて表面分子の正孔または電子の濃度を制御でき るよう価電子が制御されたシリコン結晶 (15)を溶液 (14)に接触させ、シリコン結晶(15)の表面に生体 高分子の結晶を析出させていく。結晶化は、制御された価 電子によりシリコン結晶(15)の表面にもたらされる電 気的状態によって、制御される。

情報としての用途のみ

PCTに基づいて公開される国際出願をパンフレット第一頁にPCT加盟国を同定するために使用されるコード

アルバニア アルメニア オーストリア オーストラリア アゼルバイジャン ポスニア・ヘルツェゴビナ バルバドス ベルギー AAAAABBBBBBBBBCCCCCCCCC コンコ スイス コート・ジボアール カメルーン 中国 〒四 キューバ チェッコ共和国

DDEEFFGGGGGHU IIIII JKKKKK

LLLLLLLLUMMGK MN MR MX NELOZ

LTOUDEGIKN2DGIMRTAGS2N

-ド・トパゴ

明細書

有機化合物の結晶化制御方法

およびそれに用いる結晶化制御用固体素子

技術分野

本発明は、有機化合物の結晶化を積極的に制御するための方法に関し、特に、価電子が制御された半導体基板等を用いて、蛋白質を始めとする種々の生体高分子の結晶化を制御するための方法に関する。

背景技術

- 10 蛋白質を始めとする各種生体高分子およびそれらの複合体における特異的性質および機能を理解する上で、それらの詳細な立体構造は、不可欠な情報となっている。たとえば、基礎生化学的な観点から、蛋白質等の三次元構造の外報は、酵素やホルモン等による生化学系での機能発現のメカニズムを理解する上で基礎となる。また、産業界のうち特に薬学、遺伝子工学、化学工学の分野においては、三次元構造は、ドラッグデザイン、プロテインエンジニアリング、生化学的合成等を進める上で合理的な分子設計に欠かせない情報を提供する。
- 20 このような生体高分子の原子レベルでの三次元立体構造 情報を得る方法としては、現在のところ X 線結晶構造解析 が最も有力かつ高精度な手段である。近年の X 線光源・回 折装置のハードウェア上の改良による測定時間の短縮、測 定精度の向上に加え、コンピュータの計算処理速度の飛躍

的な向上により、解析スピードが大幅に向上してきており、 今後もX線結晶解析を主流として三次元構造が明らかにさ れていくものと思われる。

一方、X線結晶構造解析により生体高分子の三次元構造を決定するためには、目的とする物質を抽出・精製後、結晶化することが必須となる。しかし、現在のところ、どの物質に対しても適用すれば必ず結晶化できるといった手法および装置がないため、勘と経験に頼ったトライアンドエラーを繰返しながら結晶化を進めているのが実情である。生体高分子の結晶を得るためには、非常に多くの実験条件による探索が必要であり、結晶成長がX線結晶解析の分野での最も大きなボトルネックとなっている。

5

10

15

蛋白質等の生体高分子の結晶化は、通常の無機塩等の低分子量化合物の場合と同様、高分子を含む水または非水溶液から溶媒を奪う処理を施すことにより、過飽和状態にして、結晶を成長させるのが基本となっている。このための代表的な方法として、(1)バッチ法、(2)透析法、

- (3) 気液相間拡散法があり、試料の種類、量、性質等によって使い分けられている。
- 20 バッチ法は、生体高分子を含む溶液に、水和水を奪う沈 澱剤を直接添加して、生体高分子の溶解度を低下させ、固 相へ変化させる方法である。この方法では、たとえば固体 の硫酸アンモニウム(硫安)がよく使用される。この方法 は、溶液試料を大量に必要とし、塩濃度、pHの微妙な調

15

20

整が困難であること、さらに操作に熟練を要し、再現性が低いといった欠点を有する。透析法は、バッチ法の欠点を改善した方法で、たとえば図45に示すように、透析チューブ51の内部に生体高分子を含む溶液52を密封し、透析チューブ外液53(たとえば緩衝溶液)のpH等を連続的に変化させ結晶化を行なう方法である。この方法によれば、内外液の塩濃度、pH差を任意の速度で調節可能であるため、結晶化の条件を見出しやすい。気液相間拡散法はたとえば図46に示すように、カバーガラス等の試料台61上に、試料溶液の液滴62を載せ、密閉した容器63内にこの液滴と沈澱剤溶液64を入れることにより、両者間の揮発成分の蒸発によって緩やかに平衡を成立させる手法である。

しかし、蛋白質等の生体高分子の結晶化には、前述したように種々の問題点があるのが実情である。第1に、結晶性が良好でないことである。生体高分子には、他の物質の結晶とは異なり、多量の溶媒(主として水)が含まれている(≥50体積%)。この溶媒が、無秩序であり、かついるにもかかわらず、結晶中で分子間の空隙となっている部分を容易に可動し得る。また、分子が巨大であるにもかかわらず、結晶中で広範囲な分子のパッキングコンタクトがほとんどない。ずの分子一分子間コンタクトまたは水分子を介した水素結合によるコンタクトしか存在していない。このような要因のため結晶性は良好でない。第2に、結晶条件に非常に敏感

であることである。生体高分子は、個々の分子表面間の相互作用により、溶媒中で安定化されている一方、分子表面の電荷分布、特にアミノ酸の分子表面近傍でのコンフォメーション等は、環境、すなわち溶液のpH、イオン強度、温度、緩衝溶液の種類、誘電率等により大きく変化する。したがって、結晶化プロセスは、複雑な種々の条件の絡み合ったマルチパラメータプロセスとなり、どの物質に対なる。も適用できる統一的な手法が確立できていない。ま常については、水溶性蛋白質に比べ、生化学的に非常に重要であるにもかかわらず、疎水性の膜蛋白質の結晶化が、現在、非常に困難であり、結晶化を行ないさらに高分解能の解析に成功した例はこれまでわずか 2 件のみである。

以上のように、蛋白質を始めとする生体高分子およびこれらの複合体の結晶化は、学術および産業上の重要なプロセスであるにもかかわらず、これまで試行錯誤を繰返しながら進められてきたため、X線結晶構造解析の最大のネックとなっている。したがって、今後結晶化の基本原理を理解して、どの分子に対しても適用し得る結晶化技術を開発する必要がある。

²⁰ 発明の開示

10

15

本発明の目的は、上述したように多様な特性を有するためにどの物質に対しても適用できる手法がなく、試行錯誤を繰返しながら進められてきた従来の結晶化プロセスの欠点を、技術的に解消することである。

10

15

20

具体的には、本発明は、種々の生体高分子および生体高分子から主として構成される生体組織の結晶化の初期過程における核形成を制御し、これにより微結晶の大量生成を抑制または制御する方法、ならびにX線構造解析を可能にし得る大型の結晶にまで成長させる技術を提供することを目的としている。

本発明に従って、溶媒中に含まれる有機化合物の結晶化を制御するための方法は、有機化合物を含む溶媒の環境に応じて表面部分の正孔または電子の濃度を制御できるよう価電子が制御された固体素子を与える工程と、固体素子を有機化合物を含む溶媒に接触させ、固体素子の表面において有機化合物の結晶を析出させる工程とを備え、そこにおいて、制御された価電子により固体表面にもたらされる電気的状態によって、有機化合物の結晶化は制御される。

本発明は、脂肪族化合物、芳香族化合物等、種々の有機化合物を結晶化するため用いることができる。また本発明は、特に、有機化合物の中で、アミノ酸、蛋白質、脂質、糖質、核酸などの生体を構成する化合物、ならびにこれらの複合体および誘導体を結晶化させるため好ましく適用される。本発明は、生体高分子の結晶化のため好ましく適用される。

本発明では、価電子制御が可能な固体素子の表面に有機化合物を析出させる。そのような固体素子として、半導体基板を用いることができる。半導体には、Ge、Si等の

単体のもの、Ga-As、CdS等の化合物のものが含まれる。また本発明では、価電子制御が可能なものであれば、その他の材料を用いることもでき、たとえば、チタン酸バリウム、チタン酸ストロンチウム等の強誘電体を用いることもできる。

さらに、該固体素子である半導体基板は、PN接合部を 有することができる。すなわち、PN接合を有する半導体 デバイス(素子)を、固体素子として用いることができる。

一方、該固体素子は、溝を有することができ、溝において、有機化合物を析出させることができる。 PN接合を有する半導体基板を固体素子として用いる場合、溝において PN接合部が露出していることが好ましい。

10

15

なお本発明において、溶媒は、結晶化すべき有機化合物 を保持するための液体であれば特に限定されるものではない。溶媒として、多くの場合、水または緩衝塩溶液等の水 溶液が用いられるが、その他の有機溶媒等を用いることも できる。本発明において、電解質溶液が溶媒として好まし く用いられる。

本発明の方法では、用いる固体素子に空間電荷層を形成 し、該空間電荷層に基づく表面電位によって、有機化合物 の結晶化を制御することができる。また、該表面電位を固 体素子の表面の部位によって異ならしめ、それにより、固 体素子表面の特定の領域で所望の結晶化を行なうことがで きる。

10

15

20

固体素子の表面電位または表面の電気的状態は、固体素子中にドーピングされる不純物の濃度によって制御することができる。固体素子中に含有される不純物の濃度は、通常、固体素子の表面部分と内部とで異なっている。

また、固体素子の表面部分において、第1の所定領域から第2の所定領域まで、不純物の濃度を連続的または段階的に減少または増加させることができる。さらに、固体素子の表面部分において、不純物濃度は、特定の領域において極大もしくは最大または極小もしくは最小となるよう設定することもできる。

本発明の方法において、固体素子の表面部分は、互いに不純物濃度の異なる第1の領域と第2の領域とを少なくとも有することができる。第1の領域および第2の領域のいずれかで結晶化を促進し、残りの領域で結晶化を抑制することができる。このような第1の領域と第2の領域は、2次元的に配列することができる。

また、本発明に従い、上述してきた方法に用いる結晶化制御用固体素子を提供することができる。このような素子は、溶媒中に含まれる有機化合物の結晶化を制御するため、所定の表面電位をもたらすよう、少なくとも表面部分に不純物が添加されている半導体基板を備える。

図面の簡単な説明

図1は、本発明に従って、固体素子の表面に結晶核が固定化され、結晶成長が進んでいくようすを示す模式図であ

る。

5

15

図2は、本発明を実施するための装置の一例を示す模式図である。

図 3 は、本発明を実施するための装置のもう 1 つの例を 示す模式図である。

図4は、本発明において固体素子として用いられるシリコン結晶の構造の一例を示す概略断面図である。

図5は、本発明の固体素子を形成するプロセスを示す概略断面図である。

20 は、不純物濃度の異なる領域を有する固体素子を示す概略断面図である。

図7は、不純物濃度の異なる領域を有する他の固体素子を示す概略断面図である。

図 8 は、不純物濃度の異なる領域を有する固体素子において結晶化が制御される状態を説明するための概略断面図である。

図 9 は、不純物濃度の異なる領域が 2 次元的に配列された固体素子の具体例を示す斜視図である。

図 1 0 は、図 9 の固体素子の一部を示す概略断面図であ 20 る。

図11は、図10に示す素子の部分における表面電荷密度分布を示す図である。

図12は、図9に示す固体素子の製造プロセスの一例を示す概略断面図である。

15

図13は、溝を有する固体素子の製造プロセスの1つの 例を示す概略断面図である。

図14は、不純物濃度が段階的に変化した固体素子の具体例を示す概略断面図である。

図15は、図14に示す固体素子における不純物濃度の 分布および表面電位の変化を示す図である。

図16は、不純物濃度が連続的に変化した固体素子の一 具体例を示す概略断面図である。

図17は、図16に示す固体素子における不純物濃度の 分布および表面電位の変化を示す図である。

図18は、中央部に不純物濃度が最も低い領域を有する 固体素子の具体例を示す概略断面図である。

図19は、図18に示す固体素子における不純物濃度の 分布および表面電位の変化を示す図である。

図20は、中央部に不純物濃度が最も高い領域を有する 固体素子の具体例を示す断面図である。

図21は、図20に示す固体素子における不純物濃度の 分布および表面電位の変化を示す図である。

図22は、価電子制御されたシリコン基板と、結晶化す べき分子との間の電気的凝集効果を、電気二重層間の静電 相互作用ポテンシャルによって説明するための図である。

図23、24、25および26は、例1において生成した結晶構造の顕微鏡写真である。

図27、28、29および30は、例2において生成し

た結晶構造の顕微鏡写真である。

5

15

図31、32、33および34は、例3において生成した結晶構造の顕微鏡写真である。

図35は、シリコン基板上に溝を形成するプロセスを示す模式図である。

図36および37は、例4において生成した結晶構造の顕微鏡写真である。

図38、39および40は、例5において生成した結晶構造の顕微鏡写真である。

図41、42、43および44は、例7において生成した結晶構造の顕微鏡写真である。

図45は、従来の方法に用いられる装置の一例を示す模式図である。

図46は、従来の方法に用いられる装置のもう1つの例を示す模式図である。

発明を実施するための最良の形態

蛋白質を始めとする生体高分子物質は、他の低分子化合物と異なり比重が非常に大きい。そして溶液内においては、ほとんど幾何学的に特異的な構造および静電的な相互作用 (静電斥力・引力、ファンデルワールス力)によって分子間同士の認識が行なわれている。静電的なエネルギに基づく分子間の相互作用においては、個々の分子最表面でのわずかの空間的な電荷分布の相違が、分子間の認識度合、分子集合体の作りやすさに決定的な影響を及ぼすことが予想

15

20

される。したがって、比重の大きな生体高分子が、溶液中で沈降、凝集する際に、周囲の溶液の密度が局部的に変化し、低密度溶液が上昇して対流を引起こすことにより、均一な結晶成長が妨げられると考えられる。さらには、結晶核が形成されたとしても、核分子表面の分子構造、電荷分布が、分子の変性(立体構造が変形した状態になること)等の影響により、同一でなくなってくれば、核の周囲に集合する各分子は、互いに緩く結合することになり、よって結晶性が低下するものと考えられる。

本発明では、結晶核を安定して生成させるため、価電子が制御された固体素子を結晶化すべき有機化合物を含ら内に接触させる。該固体素子は、液と接触する表面から、価電子により電子および正孔の濃度を制御することができるが、大きをできるでは、結晶化の対象となる分子のをもりの実効電荷量と同等かあるのはそれ以上の制御によりできる。を有する固体素子をもたらすことができる。での対象となる分されたができる固体素子における価電子制御により、結晶化の対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの対象となったの方もに対して、オーミック特性の空間的に混在した特性の方のような価電子制御は、あるからすことができる。このような価電子制御は、

5

10

15

20

たとえば、半導体結晶中に所定の濃度で所定の領域にドーパントを導入することにより可能となる。本発明によれば、このような固体素子の表面に電気的作用によって結晶核を固定し、該固体素子の表面において結晶の成長を制御することができる。

たとえば図1に、本発明に従い、固体素子表面において 結晶核が固定され、結晶が成長していくようすを模式的に 示す。本発明では、図1(a)に示すように、価電子制御 により、所定の電気的状態とされる固体素子1の表面に、 結晶核2が静電的な作用によって固定される。そして、図 1 (b) に示すように、蛋白質等の有機化合物は、静電的 な相互作用により、固体素子表面に凝集し、結晶核の生成 が促進され、結晶の成長がもたらされる。したがって、固 体素子表面の電気的特性を制御することにより、結晶化の 制御が可能となる。たとえば、固体素子表面に固定される 結晶核の種類、量、配列密度等を価電子制御により調整す ることができ、それによって結晶化の制御が可能となる。 また、生成された結晶核が固体素子表面に固定されている ため、溶液内の対流等による核の微小な変動が抑制され、 核の形成に従って規則的に分子が集合し、結晶性が向上す ることも期待される。

また、一般に電解質溶液内における帯電物質または分子の凝集性は、それらの間の電気二重層斥力とファンデルワールス力との和に依存するため、物質または分子同士を凝

10

15

20

集させる場合、電解質溶液中に添加する表面電位を調整するための塩濃度をコントロールすることが非常に重要となるが、本発明によれば、固体素子表面の静電特性は予め価電子制御により調整できるため、塩濃度の調整が容易または不要になるという長所も有する。

このような目的に供される固体としては、上述したような静電特性を有し、電荷量および極性の制御可能な物質で、さらに溶液中で化学的に安定な物質であれば、どのような物質でもよいが、好ましい材料の1つとして半導体結晶であるシリコンが挙げられる。以下、シリコン結晶を用いた場合について予想される結晶化のメカニズムを以下に説明する。しかしながら、以下に記載されるメカニズムは、本発明に従って用いられる他の固体素子にもあてはめることができる。

たとえば、負の実効電荷を有する生体高分子を含む電解質水溶液から結晶を析出させることを考える。固体素子として、価電子制御されたN型またはP型のシリコン結晶を電解質水溶液にそれぞれ浸漬すると、N型シリコン表面に対してはショットキー障壁が形成される一方、P型シリコン表面に対してはオーミック性接触が得られると考えられる。N型シリコンの表面には、水溶液の電解質濃度に依存した表面電位が発生するとともに、内部に空間電荷層領域が形成される。この空間電荷量は、N型シリコンのドーパント

濃度にも依存する。したがって、電解質水溶液中の負電荷 を有する生体高分子は、N型シリコンの有する正の空間電 荷を少なくとも補償するまでシリコン表面に凝集し続ける ことが予想される。一方、P型シリコン表面では、負の電 荷を有する分子に対して、シリコン側から常に正孔が供給 されるため(オーミック特性)、生体高分子は、常にシリ コン表面に凝集し続けることが予想される。よって、空間 電荷層領域が形成されるシリコン表面に対しては、生体高 分子の凝集、結晶化が制限されて起こるのに比べ、オーミ ック性接触が生成されるシリコン表面に対しては、生体高 分子の凝集が無制限に進行することが考えられる。以上、 負の実効電荷を有する分子の結晶化について説明したが、 正の実効電荷を有する分子の結晶化の場合、N型シリコン およびP型シリコンに対して上述と逆のメカニズムで結晶 化が進むと考えられる。すなわち、N型シリコン表面では、 正の実効電荷を有する分子に対して、シリコン側から豊富 な電子が供給されるため(オーミック特性)、分子の凝集 が進みやすいと考えられる。一方、P型シリコン表面では、 形成される負の空間電荷を補償するまで、分子がシリコン 表面に凝集されると考えられる。したがって、P型シリコ ン表面では、分子の結晶化は制限されると考えられる。 本発明に用いられるN型およびP型のシリコン結晶は、

10

15

20

本発明に用いられるN型およびP型のシリコン結晶は、 通常のLSIプロセスにて用いられるシリコンウェハと同 等の特性を有するものでよい。シリコン結晶の比抵抗は、

10

15

20

0.001~1000Ωcm程度の範囲内であればよく、0.001~100Ωcmの範囲のものがより望ましい。またシリコン結晶の表面は、ミラーポリッシュされたものが結晶核の制御を行なう上で好ましい。

また、表面から内部に向かって、N型およびP型となる ように価電子が制御されたシリコン結晶(P型とN型の積 層構造)を用いることもできる。この場合、電解質水溶液 中において負の実効電荷を有する分子に対し、シリコン表 面は順バイアス状態となってシリコン側から常に正孔が表 面に供給される。これにより、負の実効電荷を有する分子 はシリコン表面に静電的に凝集することになると考えられ る。一方、表面から内部に向かってP型およびN型となる よう価電子制御されたシリコン結晶(N型とP型の積層構 造)を用いることもできる。この場合、負の実効電荷を有 する分子を含む電解質溶液に対して、シリコン表面は逆バ イアス状態となるため、PN接合部に空乏層が形成され、 したがって空間電荷が発生する。この空間電荷は、価電子 制御を行なうのに必要な不純物濃度およびその勾配、さら に表面電位に依存する。よって、負の実効電荷を有する分 子は、このシリコンの空間電荷量と補償するまで表面に凝 集するものと考えられ、表面から内部に向かってN型およ びP型となるよう価電子制御されたシリコンとは異なる結 晶成長がなされることが予想される。つまり、順バイアス されたシリコン表面に対しては、分子の凝集が無制限に進

行するのに対し、空間電荷層領域が形成される逆バイアス されたシリコンに対しては、分子の凝集、結晶化が制限さ れて、電荷が補償されるまで進行することと考えられる。

このような手法に用いられるN型およびP型のシリコン結晶は、通常のLSIプロセスにて用いられるシリコンウェハと同等の特性を有するものでよい。シリコン結晶の比抵抗は、0.001~100Ωcm程度の範囲内であればよく、0.001~100Ωcmの範囲のものがより望ましい。また結晶の表面は、ミラーポリッシュされることが余分な結晶核の生成を抑制する上で好ましい。

5

10

15

20

本発明において、シリコン基板表面に不純物を含有する層を形成する際、当該層の厚みは、望ましくは 0.1~200μmであり、より望ましくは 1~50μmの範囲である。これ以外の範囲では作製が容易でなかったり、効果的でなくなるため望ましくない。

本発明にて用いられるN型およびP型に価電子制御されたシリコンの作製方法として、種々のものが考えられ、どのような方式のものでもよいが、最も簡便で不純物濃度の制御が正確に行なえる方法として、イオン注入法が挙げられる。この方法の場合、P型およびN型の価電子制御は、それぞれ、周期律表第III族および第V族に属する元素のイオンをシリコン中に注入、アニールすることによって容易に行なうことができる。P型にするための第III族元素としてB、AI、Ga、In、T1等を挙げることが元素としてB、AI、Ga、In、T1等を挙げることが

10

15

20

でき、特にBが一般的である。N型にするための第V族元素としてN、P、As、Sb、Bi等を挙げることができ、特にP、As、Sbが一般的である。

本発明において、PN接合を生成する際、その厚みは、たとえば次のとおりが好ましい。N型基板上にP型シリコン層を形成する場合は、N型のシリコン表面にP型のシリコン層を好ましくは1~200μm、より好ましくは3~50μmの範囲で形成するのがよい。これ以外の範囲では作製が容易でなかったり、効果がなくなったりするため望ましくない。またP型基板上にN型シリコン層を形成する場合も同様であり、P型シリコンの表面に同様な厚みのN型層を形成するのが望ましい。

また本発明において、価電子制御された固体素子表面からその内部に向かって、等方的あるいは異方的エッチングにより凹状の溝部を設けてもよい。該固体素子には、その内部に、価電子制御のための不純物元素を少なくとも1種以上含有させることができる。たとえば、固体をシリコン結晶とし、その表面から内部に向かってN型、P型の不純物層を形成し(P型シリコン上にN型のドーピング層を形成することにできる。この場合、大分到達するように溝を形成することができる。この場合、溝断面にはPN接合に基づく空間電荷層の領域が露出することになる。この固体を、生体高分子を含有する電解質水溶液中に浸漬すると、比重の大きな生体高分子の凝集体は、

固体最表面および溝部に集合して結晶核を形成することになる。そして、溝部の両側壁には、空間電荷層の領域が存在するため、電解質水溶液中の可動電解質イオンおよび水和水に、静電的な引力が作用し、溝部内での対流が抑制ない。 とになる。溶液内での対流速度の変動は、結晶性になの分子の拡散律速による供給を変調するため、結晶性に悪影響を及ぼすと考えられている。したがって、このように溝部を形成することにより、溶液内の対流が抑制されるため、表面に規則的に集合する分子の結晶性は向上することが期待される。

5

10

15

20

本発明において、シリコン等に形成される溝部は、等方は異方性エッチングによって形成することができれたいずれの方法においても、溝のとは1~200ル成の厚み以上、すなわち、ケリカンは1~200形成とは3~50ルm以上の範囲であれば、大口の範囲であれば、大口のがよい。また、財子のではは、大口ではない。また、財子のではは、大口ではない。また、財子のではない。またはりの体素では1~2mm程度であればよく、場合によっては1mm以下でもよい。等方性または異方性エッチングは、がの形とのがスを用いたドライエッチング法に適宜使い分ける。
応がてきる。

10

15

20

以上、価電子制御が容易な半導体結晶シリコンを用いた例について説明したが、本目的を達成するため、他の同様の機能を有する物質を適宜用いることができる。また、溶液中において安定であれば、半導体結晶でなくてもどのような物質も用いることができ、たとえば電荷分布の制御された無機化合物、有機化合物、有機高分子等を結晶化のための固体素子の候補として挙げることができる。

本発明の技術は、たとえば、生体高分子の機能を応用した分子デバイスや免疫反応模倣デバイスの作製に応用してあると考えられる。たとえば、シリコンの固体表面に従って、各種の生体高分子を表面に従って、各種の生体高分子を表面に対して働く生体高分子なられる。でとえばしてで、電気的に処理を行なったり、電気のはあると考えられる。な話晶成長のプロセスが有用であると考えられる。

また、生体高分子は、分子間の認識において静電相互作用および立体特異性を利用している。本発明に従う固体素子表面への分子の静電的固定は、上述の静電相互作用に対応させることができる。そして、本発明で固体素子の溝部にこの立体特異性と似た作用を持たせれば、固体素子上で

の特異的な分子の固定、結晶成長が可能となると考えられ、 これに基づき、生体高分子を用いた電子デバイスが可能に なると期待される。

図 2 および図 3 に、本発明を行なうためのより具体的な 装置を示す。

5

10

15

20

図2に示す装置では、容器11内に緩衝溶液12が収容され、その中に透析膜チューブ13が設けられている。透析膜チューブ13内には、生体高分子を含む母液14とともに、結晶化制御用の固体素子、たとえば所定の濃度の不純物がドーピングされたシリコン結晶15が収容されている。透析膜チューブ13は、パッキン16で密封され、緩衝溶液12に浸漬される。容器11の開口は、フィルム17によって覆われている。この装置において、透析が進められるとともに、シリコン結晶15上に母液14から生体高分子の結晶が析出されていく。

図3に示す装置は、容器21(たとえばガラス製)内で、本発明に従い固体素子上に結晶を析出させるものである。容器21の下部には、緩衝溶液22が収容される。一方、容器21の上部には、シリコン結晶25が載置され、その上に生体高分子を含む母液の液滴24が載せられる。緩衝溶液22および液滴24を載せたシリコン結晶25を収容する容器21の開口は、キャップ27によって密閉される。そして、緩衝溶液22と液滴24の間では、両者における揮発成分の蒸発によって、緩やかな平衡が成立しており、

10

15

20

本発明に従いシリコン結晶 2 5 上で生体高分子の結晶析出 がなされる。

本発明において用いられるシリコン結晶は、たとえば図4に示すような構成とすることができる。図4(a)に示すシリコン結晶30では、P型シリコン31上にN型シリコン32が形成されているか、またはN型シリコン31上にP型シリコン32が形成される。図4(b)に示すシリコン36上に、N型またはP型領域37が、形成されている。いずれにおいても、表面30aおよび35aは、鏡面研磨されていることが好ましい。

上述してきたところからもわかるように、本発明では、 固体素子に空間電荷層を形成し、この空間電荷層に基づる 表面電位によって、結晶化を制御することができる。表面 電位は、たとえば、本発明の固体素子として用いられる半 導体基板中の不純物濃度によって制御できる。たとえば図 5 (a)に示すように、高抵抗の半導体基板71を準備し 図5 (b)に示すように表面部分に不純物を導入して低抵 抗の領域71a(斜線で示す)を形成することにより、 定の表面電位を示し得る固体素子が得られる。この固体素 子において、表面部分の不純物濃度とその内部の不純物濃度は異なり、表面部分に空間電荷層が形成されている。

また、固体素子表面の部位によって表面電位を異ならし

め、それにより、固体素子表面において結晶化に適した表面電位を有する特定の領域で、所望の結晶化を行なうことができる。このような表面電位の設定も、固体素子中に含有される不純物の濃度によって制御することができる。以下、不純物の濃度を変えて固体素子表面での結晶化を制御する具体例について述べていく。

5

10

15

20

まず、図6に示すように、結晶化を制御する固体素子1 の表面部分において、不純物濃度が高い領域la(斜線で 示す)と、不純物濃度が低い領域1bとを混在させること ができる。固体素子1としては、通常、シリコン等の半導 体基板が用いられる。不純物濃度は、結晶化の対象となる 分子が有する実効表面電荷の極性および荷電量に応じて設 定される。結晶化の際に溶媒に接触する表面において、不 純物濃度の高い表面領域は、低抵抗であり、不純物濃度の 低い表面領域は、高抵抗である。これにより、生体高分子 等の有機化合物が静電的な相互作用によって固体素子表面 に凝集する際、結晶核の生成が空間的に制御されることに なる。すなわち、高抵抗の領域と低抵抗の領域とで、結晶 化の態様(特に結晶化速度)が異なり、いずれかの領域で 結晶化を促進させ、残りの領域で結晶化を抑制することが できる。これにより、固体素子の特定の場所において、所 望の態様の結晶化が可能になる。また、特定の領域で生成 された結晶の核は、固体素子表面に固定され、溶媒内の対 流等による核の微妙な動きが抑制される。このため、核の

表面に規則的に分子が集合し、結晶性が良好となることが 期待される。

不純物濃度の異なる領域を有する固体素子の具体例とし て、たとえば図7に示すものを挙げることができる。図7 (a)は、低抵抗N(P)型シリコン81内に、高抵抗N 5 (P)型シリコン82の領域が形成されている例である。 図7(b)は、逆に高抵抗N(P)型シリコン82内に低 抵抗N (P) 型シリコン8 I の領域が形成されている例で ある。図7(c)では、低抵抗N(P)型シリコン81上 に、高抵抗N(P)型シリコン82のパターンが形成され 10 ている。図7(d)では、高抵抗N(P)型シリコン82 上に低抵抗N(P)型シリコン81の層が形成され、その 層の一部に溝83が形成されている。溝83の底において、 高抵抗N(P)型シリコン82が露出しているため、低抵 抗シリコン81内に高抵抗N(P)型シリコンが形成され 15 た構成となっている。また、溝は、図7(e)に示すよう な形状とすることができる。図7(e)に示す固体素子で は、高抵抗N(P)型シリコン82上にV字形状の溝を有 する低抵抗N(P)型シリコン81の層が形成され、溝の 底から高抵抗N(P)型シリコン82が覗いている。これ ら高抵抗の領域および低抵抗の領域は、上述したように、 シリコン中に含有される不純物の濃度を制御することによ って形成される。

図7(a)および(b)に示す固体素子は、通常の半導

体装置の製造プロセス等に従って、シリコン基板表面にレジスト等のマスクを予め形成し、局所的にイオンを注入することによって形成することができる。図7(c)、(d)および(e)に示す固体素子も、通常の半導体装置れるであるが、これらの場合、シリコン基板表面に、、まず全面のないでは、しておいて用いたの後、レジスト等を用いた局所のはなれてオングにより必要なパターンを形成する。溝が形成によりが、本法の中で安定化されやすい。したがって、溝によって結晶化が促進される。これらの固体素子の中で、(a)および(b)は、1μm以下の微細な領域を形成するのに有利である。一方、それほど微細化の必要がなければ、

5

10

15

20

(c)~(e)でも十分である。また、(c)~(e)では、シリコン表面に溝が形成されているため、たとえばマイクロマシンに結晶化機能を付与する場合などに有利に適用できると考えられる。なお、以上、シリコン基板を用いた例を示したが、他の半導体や価電子制御が可能なその他の材料を用いても、同様の固体素子を得ることができる。

固体素子表面に低抵抗の領域と高抵抗の領域を混在させた場合、次に示すような態様で結晶化を制御できる。まず、固体素子の表面が、均一な抵抗値の表面であった場合、図8(a)に示すように、その表面において結晶の核がランダムに生成し、結晶成長が起こる。このように固体素子表

10

面の任意の場所において結晶成長が起こると、比較的小さな結晶が多く生成されやすい。一方、図8(b)に示った、図8(b)に不った。高抵抗の領域91内に、高抵抗の領域なって結晶の生成の仕方が異なって条件で選ば、高抵抗の領域に対して結晶化しやすい条件で選ば、高抵抗の領域に対して結晶をではは結晶を変更したがでは、高抵抗領域92上ではは結晶の核が形成され、他の領域92上ではは結晶の成長が進み、結晶もが生成する場所を限定することで、結晶なが生成する場所を限定するになる。間的制御が可能となり、また生成される結晶の大きさも制のできるようになる。

また、本発明では、固体素子表面において、不純物濃度が異なる領域を2次元的に配列することができる。すな物震度のパターンで不純物濃度を配置することができる。不純物濃度が異なる領域を配置することができる。不純物濃度性およる分子の有する実効表面電荷の極性および荷電量に応じて設定される。これにより、結晶化の対象となる分子の有する実効表面電化するで設定される。これにより、結晶化するでできる。これにより、結晶化するではよって固体素子表面に凝集等の2次分子表面の電荷分布が、溶媒のpHや分子の変性等効よって微妙に変化しても、素子表面には、必ず分子の実体である。で微妙に変化しても、素子表面には、必ず分子の実体等効素面電荷と補償する空間電荷が誘起されている。そして、結晶核の2次元的な生成が容易にかつ優先的に行なわれることが期待される。また、生成された結晶核が素子表面に

固定され、溶媒内の対流等による核の微小な動きを抑制できるため、2次元的に配列された結晶核の表面に規則的に分子が集合し、結晶性が良好となることが期待される。

5

10

15

20

不純物濃度が異なる領域を2次元的に配列した固体素子 の具体例を以下に示す。たとえば、図9に示す固体素子で は、シリコン基板91において不純物濃度が高い領域91 a (高不純物領域)の中に、不純物濃度が低い領域 9 1 b (低不純物領域)がマトリックスを形成するように規則的 に配列されている。低不純物領域91bの縦および横の列 において、領域の間隔はほぼ等しい。図10は、図9に示 す固体素子の一部の断面を示している。シリコン基板 9 1 においてその表面部分に低不純物領域 9 1 b がほぼ等間隔 で形成されている。図10に示す素子の部分における表面 電荷密度の分布を図11に示す。このような固体素子は、 たとえば次のようにして作製することができる。図12 (a) に示すように、不純物濃度の低いシリコン基板 9 1 を準備し、図12(b)に示すように、その上にレジスト 膜92を形成する。通常の方法によって、レジストパター ンを形成し(図12(c))、その後、不純物のイオン注 入を行なう(図12(d))。次いで、レジストを除去す れば、高不純物領域91a内に低不純物領域91bが配置 された結晶化制御用固体素子が得られる(図12(e))。 なお、低不純物領域は、所定の低い濃度で不純物を含む領 域だけでなく、不純物をほとんど含まない領域または不純

物を実質的に含まない領域も包含する。

また、図13に示すようなプロセスによって結晶化制御 用固体素子を作製することもできる。不純物濃度の低いシ リコン基板91を準備した後、その表面全体に不純物のイ オン注入を行ない、高不純物領域91aを形成する(図1 (a)、(b)および(c))。次に、その上に酸化膜 93を形成し(図13(d))、その後、レジスト膜92 を堆積してパターンを形成する(図13(e))。レジス ト膜で覆われていない酸化膜の部分をエッチングによって 除去し(図13(f))、次いでレジストパターンを除去 10 する (図 1 3 (g))。酸化膜 9 3 を介して、シリコン基 板の高不純物領域91aを異方性エッチングすることによ り、溝94を形成していく(図13(h))。酸化膜を除 去することにより、V字状の溝94を有する結晶化制御用 15 固体素子が得られる(図13(i))。この固体素子では、 ほぼ等間隔で形成された溝94の底から、低不純物領域9 1 b が覗いており、図 9 に示すと同様に、高不純物領域の 中に低不純物領域が配列された構成となっている。以上に 示す固体素子では、シリコン基板を用いたが、価電子制御 20 が可能な他の半導体やその他の材料を用いることができる。 また、不純物濃度の異なる領域の配列パターンは、対象と なる分子の結晶系等に応じて変えることができる。

> タンパク質分子の結晶生成に関しては、その核生成の初 期過程が重要であるとの報告がなされている。 Yonat

ト等は、Bacillus stearothermophiilus bhacillus stearothermophiilus bhacitusの抽出された巨大なリボソームサブユニットの結晶化初期過程を電子顕微鏡により観察している。それによれば、結晶化が進行するためには、初期過程としたる分子が2次元的な規則構造(編み目状、星状、千鳥格子状等)をとって凝集することが須であると述べていると述べているものも36(1982))。これがすべての物質に共通して必須であるかは不明であるが、一般にタンパク質分子は分子間相互作用が弱く、いっての物質に共通しているため、凝集しによる分子を考慮すると、結晶化の初期過程において核となる分を結晶が形成しやすい状態で2次元的に配列すれば、その後の結晶の成長は、これを核としてエピタキシャル的にスムーズに進行するものと考えられる。

5

10

15

20

以上では、不純物濃度が、特定の領域において極端に変化する例を示したが、不純物濃度は、固体素子において段階的にまたは連続的に変化してもよい。図14は、不純物濃度が段階的に変化する具体例を示している。図14に示す固体素子では、高抵抗のシリコン基板101の表面域がに、厚みD(μm)で、不純物濃度の異なる3つの領域で、第2の領域101aが最も不純物濃度が高くなっている。不純物濃度の高低は、図にお物濃度が高くなっている。不純物濃度の高低は、図にお

10

15

いて垂直線の密度で表現されており、垂直線の密度が最も高い第3の領域101cが最も不純物濃度が高い。図14に示す固体素子における表面位置と不純物濃度との関係、および表面位置と表面電位との関係をそれぞれ図15(a)および図15(b)に示す。図15(a)および図15(b)において、横軸は固体素子上の位置を示し、縦軸はそれぞれ不純物濃度および表面電位を示している。

20 また、図18に示す固体素子では、高抵抗層112上に 形成された低抵抗層121において、中央部に、不純物濃 度が最も低い領域が存在し、そこから遠ざかるに従って不 純物濃度が高くなっている。表面位置と不純物濃度との関 係、表面位置と表面電位との関係をそれぞれ図19(a)

10

15

20

および図19(b)に示す。

図20に示す固体素子では、逆に、高抵抗層112上に 形成された低抵抗層131において、中央部に不純物濃度 が最も高い領域が形成され、そこから遠ざかるに従って、 不純物濃度が低くなっている。この固体素子における表面 位置と不純物濃度との関係および表面位置と表面電位との 関係を、それぞれ図21(a)および(b)に示す。

結晶化が進むためには、結晶の元となる核が生成される ことが重要である。この核がいたるところにランダムに形 成されれば、結晶は比較的小粒なものとなる。一方、図1 4、16、18および20に示すような固体素子では、そ の表面部分に誘起される空間電荷層に基づく表面電位も、 不純物濃度に比例して変化する。このため、固体素子の位 置によって静電特性が調整されており、対象となる分子の 結晶に適した静電特性の位置が用意されるようになる。し たがって、結晶化すべき分子表面の電荷分布が、溶液のp Hや分子の変性によって微妙に変化しても、固体表面のい ずれかの部分に必ず分子の実効表面電荷と補償する空間電 荷が誘起されるため、結晶核の制御および生成が容易に行 なわれる。したがって、以上に示すような固体素子を用い れば、結晶化に都合のよい表面電位を有する場所を中心と して、核の生成および結晶成長が進み、大型の結晶が得ら れることが期待される。すなわち、結晶は所定の場所を中 心として大きく成長するようになる。また、生成された結

10

15

20

晶核は、素子表面に固定されており、溶媒内の対流等による核の微小な動きが抑制されるため、核の周りに規則的に分子が集合し、結晶性が良好となることが期待される。なお、図14および16に示す固体素子を用いれば、比較的広い面積にわたって、結晶化に適した表面電位を有する領域を作り、そこで結晶を生成するのに適している。一方、図18および20に示す固体素子を用いれば、ごく限られた領域で局所的に結晶化を行なうのに適していると考えられる。

板上に、不純物濃度が徐々に変化するように、不純物をドーピングし、抵抗が連続的に変化する低抵抗の表面層を形成しておけば、この表面の低抵抗シリコン領域のうち結晶化すべき分子表面の実効電荷とバランスする箇所で選択的に結晶化が行なわれることが期待される。以上、N型シリコンを用いる場合について説明したが、溶媒においてプラスに帯電している分子を結晶化する場合は、P型シリコンを用いて同様のメカニズムで結晶化を制御することができる。

5

10

15

20

15

常に分子間力に反発力が働く曲線(1)に対し、常に引力が働くようになることがわかる。

以下に本発明についてより具体的に説明するが、本発明 の範囲は、以下の具体例によって制限されるものではない。 例

例 1

形成される蛋白質結晶のシリコン表面欠陥密度依存性を調べるために、以下の実験を行なった。ニワトリ卵白製リゾチーム(Lysozyme,from Сhicken 10 Egg White)をpH=9.18の標準緩衝溶液に溶解し、50mg/m1の濃度とし、その3m1を十分煮沸洗浄された透析チューブ内にシリコン結晶とともに封入した。シリコン結晶は以下に示す4種類のものを用いた。P型シリコンの比抵抗はすべて10~20Ωcmである。

- (1) エピタキシャルウェハ: P on P+, 表面酸化膜約50nm付
- (2) エピタキシャルウェハ: P on P+, 表面 酸化膜除去したもの
 - (3) CZウェハ:P型,表面酸化膜約50nm付
- 20 (4) C Z ウェハ: P型, 表面酸化膜除去したもの

C Z シリコンウェハ (チョクラルスキー法により引上げたシリコン単結晶のウェハ) の表面結晶欠陥は、単位平方センチメートル当たり 1 0 個程度であるのに対し、エピタキシャルシリコンウェハの表面欠陥はほとんどないため、

この両者の結晶を用いることによって、蛋白質結晶成長の表面欠陥密度依存性を調べることができる。上記(1)~(4)のシリコン結晶を約2×5mm角のサイズに切出し、リゾチームを含む透析チュープ内に浸漬した。さらに、これらの透析チューブをpH=8.9の標準緩衝溶液(200ml)中に浸し、10℃の冷暗所内に保管した。結晶析出のための装置は、たとえば図2に示すとおりである。

冷暗所に72時間保管後、試料を取出し、顕微鏡によってリゾチームの結晶を観察した。図23~図26は、以上の実施例の結果を示したものである。図23は(1)、図24は(2)、図25は(3)、図26は(4)のシリコン結晶を用いたものにそれぞれ対応する。図から明らかなように、結晶表面の欠陥の有無は、リゾチームの結晶核の形成および結晶成長に全く影響を及ぼさないことがわかる。

15 例 2

5

10

例1と同様の濃度のリゾチームの水溶液を用いて、以下の実験を行なった。シリコン結晶として次に示すものを作製した。

(1) P型基板上にN型シリコン層を形成した試料
 10~20Ωcmの比抵抗のP型シリコンウェハに、ドーズ量として10¹³/cm²のリンをイオン注入した後、1150℃8時間、窒素中にてアニールしN型層を形成した。N型層の比抵抗は0.1~1.0Ωcm、層の深さは3~4μmであった。この試料をサンプル-1とする。

15

(2) N型基板上にP型シリコン層を形成した試料 $5\sim 1.0~\Omega$ c mの比抵抗のN型シリコンウェハに、ドーズ量として 1.0^{13} / c m 2 のホウ素をイオン注入した後、1.1.5~0 $^{\circ}$ 8 時間、窒素中にてアニールしP型層を形成した。P型層の比抵抗は $0.1\sim 1.0~\Omega$ c m、層の深さは $3\sim 4~\mu$ mであった。この試料をサンプルー 2 とする。

以上の(1)、(2)のシリコンを約2×5mm角のサイズに加工し、洗浄した後、リゾチームの水溶液3mlとともに透析チューブ内に封入した。外液の標準緩衝溶液のpHは6.9および4.01とした。

図27~図30に、10℃の冷暗所内に72時間保管した後、シリコン上で成長したリゾチームの結晶について結果を示す。図27は、サンプルー1およびpH6.9の緩衝液を用いた結果であり、図28は、サンプルー1およびpH4.01の緩衝液を用いた結果であり、図29は、サンプルー2およびpH6.9の緩衝液を用いた結果であり、図30は、サンプルー2およびpH6.9の緩衝液を用いた結果である。

(1) サンプルー1

20 pH=6.9の緩衝溶液により透析を行なった場合には、ウェハ表面上には無秩序にリゾチームの結晶が析出することがわかる。またpH=4.01の緩衝溶液を用いた場合には、同様に結晶サイズは若干大きいものの、やはり無秩序にリゾチームの結晶が析出することがわかる。

(2) サンプル-2

pH=6.9の緩衝溶液により透析を行なった場合には、0.5mm前後のサイズの大きなリゾチームの結晶が析出する。またpH=4.01の緩衝溶液を用いた場合には、やはり0.5mm程度の大きなリゾチームの結晶が析出する。以上より、サンプルー2ではサンプルー1と比較しる。以上より、サンプルー2ではサンプルー1と比較して、結晶成長が良好であり、シリコン基板の価電子制御、この場合シリコンウェハへのドーピングの制御によりN型シリコンウェハにP型層を形成することによって、結晶成長の制御が可能であることを示している。

以上の実施例に示した結果より、価電子制御された半導体結晶表面において、生体高分子の結晶化を制御できることがわかった。

例 3

5

10

- 15 例1と同様の濃度のリゾチームの水溶液を用いて、以下 の実験を行なった。シリコン結晶として次に示すものを作 製した。
 - 「1) P型 C Z $ウェハ(酸化膜除去したもの)、比抵 抗 = 1 0 ~ 2 0 <math>\Omega$ c m
- 20 (2) N型 C Z ウェハ(酸化膜除去したもの)、比抵 $抗=4\sim8~\Omega~c~m$

以上の(1)~(2)のシリコンを約2×5mm角のサイズに加工し、洗浄した後、リゾチームの水溶液3m1とともに透析チューブ内に封入した。外液の標準緩衝溶液の

10

15

20

p H は 9. 1 および 6. 9 の 2 種類とした。

図31~図34に、10℃の冷暗所内に72時間保管した後のシリコン上で成長したリゾチームの結晶について結果を示す。図31は(1)のシリコンおよびpH9.1の条件、図32は(2)のシリコンおよびpH9.1の条件、図33は(1)のシリコンおよびpH6.9の条件、図34は(2)のシリコンおよびpH6.9の条件にそれぞれ相当する。

p H = 9 . 1の緩衝溶液により透析を行なった場合には、 P型 C Z ウェハ表面上に、無秩序にリゾチームの結晶が析 出する。一方、N型CZウェハ表面上には、比較的大型の 結晶のみが少量析出していることがわかる。また、pH= 6. 9の場合には、P型、N型ともに無秩序に結晶成長し ており、有意差がないことがわかる。以上の結果より、p H=9.1の場合には、リゾチーム分子内の親水性アミノ 酸のうち酸性基であるカルボキシル基が主に解離するため、 分子全体としては負電荷を有することになり、非オーミッ ク性のN型シリコン表面に対して空間電荷を補償するよう に表面にリゾチーム分子が凝集、結晶化することが推察で きる。一方、pH=6. 9の中性の緩衝溶液の場合には、 リゾチーム分子はほとんど静電的に正と負が釣り合ってお り、P型、N型両シリコン表面に対してオーミック性を有 するため、結晶成長が無秩序に進行しているものと推察さ れる。

以上の実施例に示した結果より、結晶化すべき生体高分子表面の電荷分布は、溶液のpHによって変化するため、その特性に応じて価電子制御を行なった半導体基板を用いることが生体高分子の結晶化制御に有効であることがわかる。

次に、溝を形成した固体を用いる例を示す。溝は、たとえば図35に示すようにして形成することができる。まずシリコン基板41を準備する(図35(a))。次いで基板41上にSiO2膜42を形成する(図35(b))。SiO2膜42をエッチングして所定のパターンとした(図35(c))後、たとえば通常の異方性エッチングによりシリコン基板をエッチングする(図35(d))。次いでSiO2膜を除去することにより、溝43を有するシリコン基板41′が得られる。

15 例 4

5

10

例1と同様の濃度のリゾチームの水溶液を用いて、以下の実験を行なった。シリコン結晶として次に示すものを作製した。

(1) N型基板上にP型シリコン層を形成したサンプ 20 ル

 $5\sim10~\Omega$ c m の比抵抗のN型シリコンウェハに、ドーズ量として $1~0^{13}$ / c m 2 のホウ素をイオン注入した後、1~1~5~0~C~8 時間、窒素中にてアニールしP型層を形成した。 P 型層の比抵抗は $0~.~1\sim1~.~0~\Omega$ c m 、層の深さは

10

15

20

3~4 μmであった。この試料をサンプル-1とする。

(2) N型基板上にP型シリコン層を形成した後、化 学エッチングによって凹状の溝部を形成したサンプル

5~10Ωcmの比抵抗のN型シリコンウェハに、ドーズ量として10¹³/cm²のホウ素をイオン注入した後、1150℃8時間、窒素中にてアニールしP型層を形成した。P型層の比抵抗は0.1~1.0Ωcm、層の深さは3~4μmである。その後、熱CVD装置によりサンプル表面に約200nmのSiO₂膜を形成し、次いで表面のSiO₂膜をエッチングして、ライン&スペースがそれぞれ500μmのパターンを形成した。これを水酸化カリウム(KOH)水溶液中に浸漬して異方性エッチングによりV字型の溝部を形成した。溝部の深さは5μmとした。最後に表面のSiO₂膜を除去してシリコンを表面に露出させた。以上のようにして得られた試料をサンプルー2とする。

以上の(1)、(2)のシリコンを約2×5mm角のサイズに加工し、洗浄した後、リゾチームの水溶液3m1とともに透析チュープ内に封入した。外液の標準緩衝液のpHは25℃で9.01とした。

図36および図37に、10℃の冷暗所内に50時間保管した後、シリコン上で結晶成長したリゾチームの結果を示す。図36はサンプルー1を用いたもの、図37はサンプルー2を用いたものにそれぞれ対応する。

(1) サンプルー1

ウェハ表面上に析出するリゾチームの結晶の中には、単結晶のものも存在するが、双晶のものもかなり多い。これは、水溶液中での電解質溶液の対流によって不均一な核形成が起こったためであると考えられる。

(2) サンプルー2

- 0.1mm前後のサイズのリゾチーム単結晶が析出する。 この場合には、双晶は存在せず、したがって結晶化が良好 に進行したものと推察される。
- 10 以上より、サンプル-2ではサンプル-1と比較して結 晶成長が良好であり、溝の形成により結晶生成が制御可能 であることを示している。

以上の実施例に示した結果より、価電子制御された半導体結晶表面において生体高分子の結晶化を制御できることがわかる。

例 5

5

15

20

例1で用いたニワトリ卵白製リゾチームをpH=9.18の標準緩衝溶液に溶解し、50mg/m1の濃度とし、その3m1を十分煮沸洗浄された透析チューブ内にシリコン結晶とともに封入した。シリコン結晶は以下に示す2種類のものを用いた。

(1) 低不純物濃度(高抵抗)N型シリコンのサンプ ・ ル(サンプル-1)。

約20Ωcmの比抵抗のN型シリコン基板。

10

15

20

(2) 低不純物濃度および高不純物濃度(高抵抗および低抵抗)領域の混在したN型シリコンのサンプル(サンプル-2)。

2 mm角の領域を交互に高抵抗(約20Ωcm)、低抵抗(約0.1Ωcm)としたN型シリコン基板。高抵抗N型基板上に常法に従ってリン原子のイオン注入によって低抵抗領域を作製した。

上記(1)および(2)のシリコン結晶を約5×10mm角のサイズに切出し、リゾチームを含む透析チューブ内に浸漬した。さらに、これらの透析チューブをPH=8.9の標準緩衝溶液(200ml)中に浸し、10℃の冷暗所内に保管した。結晶析出のための装置は、たとえば図2に示すとおりである。

冷暗所に72時間保管後、試料を取出し顕微鏡によってリゾチームの結晶を観察した。図38~40は、以上の実施例の結果を示したものである。図38は、サンプルー1のシリコン基板を用いた結晶化の結果を示している。図39は高抵抗領域での結晶化の結果、図40は低抵抗領域での結晶化の結果をそれぞれ示している。図39は高低の結果をそれぞれ示している。図がは近いの結晶化の結果をそれぞれ示している。図がにリゾチームの結晶が多量に析出する。一方、サンプルー2では、高抵抗領域ではサンプルー1と同様に多量の結晶が出するが、低抵抗領域では、結晶はわずかに析出するが、低抵抗領域では、結晶はわずかに析出するが、低抵抗領域では、結晶はわずかに析出するが、低抵抗領域では、結晶はわずかに析出するが、低抵抗領域では、結晶はわずかに析出するが、低抵抗領域では、結晶はわずかに

るのみである。

例 6

5

15

20

例1で用いたニワトリ卵白製リゾチームをpH=7.0の標準緩衝溶液に溶解し、30mg/m1の濃度とし、その5m1を十分煮沸洗浄された透析チューブ内にシリコン結晶とともに封入した。シリコン結晶は以下に示す2種類のものを用いた。

(1) 低不純物濃度(高抵抗)N型シリコンのサンプル(サンプル-1)。

10 約20Ω c m の比抵抗のN型シリコン基板。

(2) 低不純物濃度および高不純物濃度(高抵抗および低抵抗)領域の混在したN型シリコンのサンプル(サンプル-2)。

約20 Ω cmの比抵抗を有するN型高抵抗シリコン基板上に、図13に示す方法によって約 1Ω cmの比抵抗を有する低抵抗N型領域を形成した。低抵抗N型領域表面内に露出した高抵抗領域は、そのサイズが 0.05μ m径、領域間のピッチが 0.2μ mであった。ジリコン基板表面全体にわたって、低抵抗N型領域の中に高抵抗領域を形成した。なお、表面低抵抗層の厚みは約 3μ mであった。

上記(1) および(2) のシリコン結晶を約5 mm角のサイズにそれぞれ切出し、リゾチームを含む透析チューブ内に浸漬した。さらに、これらの透析チューブをpH=4.6の標準緩衝溶液200mlと1 MのNaC1水溶液20

10

15

m 1 を混合した水溶液中に浸漬し、10℃の冷暗所内に保管した。

冷暗所に96時間保管後、試料を取出し顕微鏡によってリゾチームの結晶を観察した。サンプルー1ではシリコン基板全面にリゾチームの結晶が無秩序に多量に析出した。析出した結晶の平均的なサイズは約0.1mmであった。一方、サンプルー2では、析出結晶量はわずかになり、かつ平均的な結晶のサイズは約0.3mmとなった。サンプル2において、少量の比較的大きな結晶が生成したのは、低抵抗領域において結晶の生成が抑制される一方、高抵抗領域に結晶の核となる析出物が選択的に凝集・集合し、これが大きな結晶にまで成長したためであると考えられる。

例 7

例1で用いたニワトリ卵白製リゾチームをpH=9.1 8の標準緩衝溶液に溶解し、30mg/m1の濃度とし、 その3m1を十分煮沸洗浄された透析チューブ内にシリコン結晶とともに封入した。シリコン結晶は以下に示す2種類のものを用いた。

(1) 低不純物濃度(高抵抗)N型シリコンのサンプ20 ル(サンプル-1)。

約20Ωcmの比抵抗のN型シリコン基板。

(2) 低不純物濃度および高不純物濃度(高抵抗および低抵抗)領域の混在したN型シリコンのサンプル(サンプル-2)。

約20 Ω c mの比抵抗を有するN型シリコン基板上に、図14 に示すように、2 mm角の領域の表面を順次約10 Ω c m、約1 Ω c m、約0.1 Ω c m と3種類の低抵抗値に形成したものである。高抵抗N型基板上にリン原子のイオン注入によって低抵抗領域をそれぞれ作製した。表面低抵抗層の厚みは約3 μ mであった。

5

10

15

20

上記(1)および(2)のシリコン結晶を約5×10mm角のサイズに切出し、リゾチームを含む透析チューブ内に浸漬した。さらに、これらの透析チューブをpH=8.9の標準緩衝溶液(200ml)中に浸し、10℃の冷暗所内に保管した。

冷暗所に96時間保管後、試料を取出し顕微鏡によってリゾチームの結晶を観察した。図41~44は、以上の実施例の結果を示すものである。図41は、サンプルー1のシリコン基板を用いた結晶化の結果を示している。図42~44は、サンプルー2のシリコン基板を用いた結果で、図42は、比抵抗約10Ωcmの領域での結果、図44は、比抵抗約10Ωcmの領域での結果、図44は、比抵抗約1Ωcmの領域での結果、図44は、比抵抗約5:1Ωcmの領域での結果をそれぞれ示している。図からに、サンプルー1では、シリコン基板全面にリンチームの結晶が多量に析出する。一方、サンプルー2において、高抵抗領域ではサンプルー1と同様に多量の結晶が前面に析出するが、低抵抗の領域になるに従っている。結晶量はわずかになり、かつ結晶のサイズも増大している。

15

20

このようにシリコン基板の価電子制御、この場合高抵抗N型基板の所定の位置に不純物をドーピングし、低抵抗領域を作製することにより、結晶の生成を制御可能であることがわかる。

5 産業上の利用可能性

以上説明したように、本発明によれば、上述したように 多様な特性を有するためどの物質に対しても適応できる手 法がなく試行錯誤を繰返しながら進められてきた従来の結 晶化プロセスの欠点を解決することができる。本発明は、 特に結晶化が困難な蛋白質等の生体高分子について、より 適切な結晶化の条件を提供することができる。本発明によ れば、特に疎水性領域および親水性領域を有する膜蛋白質 など、これまで結晶化が困難であった蛋白質について結晶 化の条件を提供することができると考えられる。本発明は、 たとえば、結晶の核となる種結晶を容易に生成する条件を 提供することができる。生成された種結晶は、より大きな 結晶を形成するため、よりよい条件下に移すことができる。 一方、本発明によれば、結晶化の初期過程における核形成 を安定化させ、微結晶の大量生成を抑制、制御することが できる。この場合、微結晶の生成を抑制してより大きな結 晶を生成させることができる。

本発明は、製薬産業や食品産業等において、有用な物質、特に蛋白質、核酸等の生体高分子の研究、開発および製造に適用される。本発明によれば、X線構造解析を可能にす

る結晶性の良好な結晶を成長させることができる。結晶解析の結果、その分子構造および活性のメカニズムについて得られる情報は、薬剤の設計および製造に生かされる。また、本発明は、関心のある分子の精製または結晶化に適用される。さらに、本発明は、蛋白質等の生体高分子を用いた電子デバイスの作製に応用が期待される。

5

10

今回開示された実施の形態はすべての点で例示であって制限的なものではないと考えられるべきである。本発明の範囲は上述した説明ではなく請求の範囲によって示され、請求の範囲と均等の意味および範囲内でのすべての変更が含まれることが意図される。

15

請求の範囲

1. 溶媒中に含まれる有機化合物の結晶化を制御するための方法であって、

前記有機化合物を含む前記溶媒の環境に応じて表面部分 の正孔または電子の濃度を制御できるよう価電子が制御さ れた固体素子を与える工程と、

前記固体素子を前記有機化合物を含む前記溶媒に接触させ、前記固体素子の表面において前記有機化合物の結晶を 析出させる工程とを備え、

- 10 前記制御された価電子により前記固体素子の表面にもたらされる電気的状態によって、前記有機化合物の結晶化が 制御される、方法。
 - 2. 前記固体素子に空間電荷層が形成され、前記空間電荷層に基づく表面電位によって、前記有機化合物の結晶化が制御される、請求項1記載の方法。
 - 3. 前記電気的状態は、前記固体素子中にドーピングされる不純物の濃度によって制御される、請求項1記載の方法。
 - 4. 前記表面電位は、前記固体素子中にドーピングされる不純物の濃度によって制御される、請求項2記載の方法。
- 20 5. 前記固体素子中に含有される前記不純物の濃度は、前記固体素子の表面部分と内部とで異なっている、請求項3または4記載の方法。
 - 6. 前記固体素子の表面部分において、第1の所定領域から第2の所定領域まで、前記不純物の濃度が連続的または

段階的に減少または増加している、請求項3~5のいずれか1項記載の方法。

7. 前記固体素子の表面部分において、前記不純物の濃度が特定の領域において極大もしくは最大または極小もしくは最小となっている、請求項3~5のいずれか1項記載の方法。

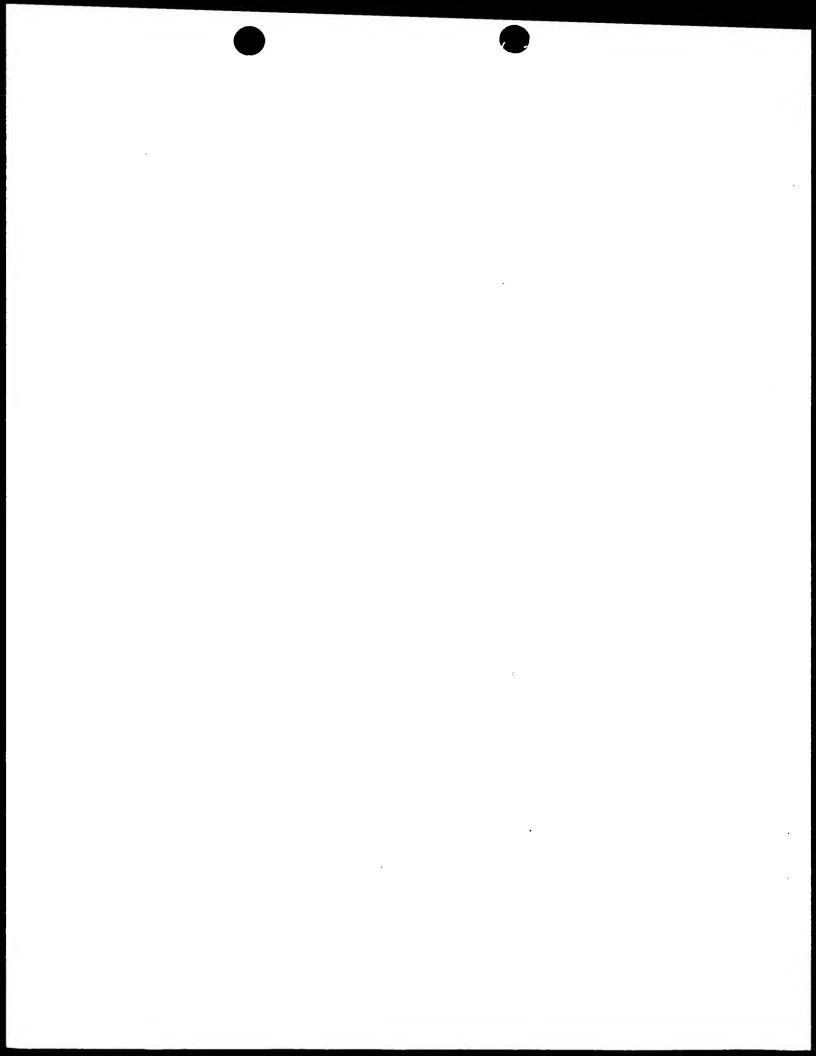
5

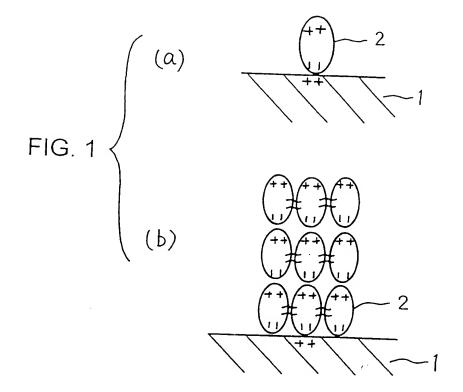
10

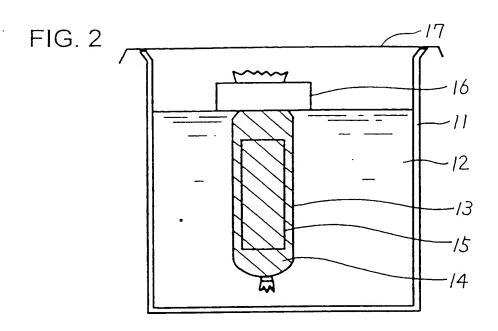
- 8. 前記固体素子の表面部分は、不純物濃度の異なる第1 の領域と第2の領域を少なくとも有し、前記第1の領域と 第2の領域のいずれかで、前記結晶化が促進され、その残 りの領域で前記結晶化が抑制される、請求項3~5のいず れか1項記載の方法。
 - 9. 前記固体素子の表面部分において、前記第1の領域と前記第2の領域が2次元的に配列されている、請求項8記載の方法。
- 10. 前記電気的状態を前記固体素子表面の部位によって 異ならしめ、それにより、前記固体素子表面の特定の領域 で所望の結晶化を行なう、請求項1~9のいずれか1項記 載の方法。
- 1 1. 前記固体素子が溝を有し、前記溝において、前記有 20 機化合物の結晶が析出される、請求項1~10のいずれか 1項記載の方法。
 - 12. 前記固体素子が半導体基板である、請求項1~11のいずれか1項記載の方法。
 - 13. 前記半導体基板がPN接合を有する、請求項12記

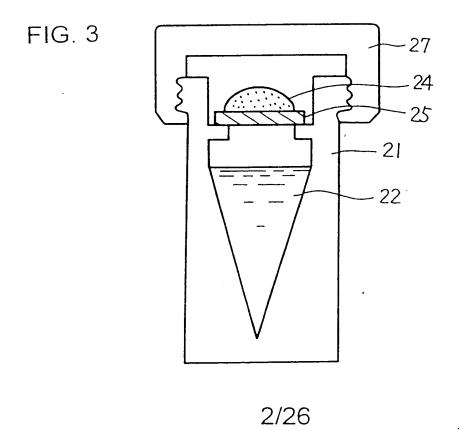
載の方法。

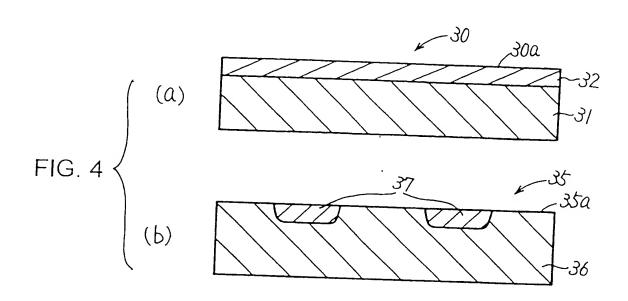
- 14. 前記固体素子がPN接合を有する半導体基板であり、 前記溝において前記PN接合部が露出している、請求項1 1記載の方法。
- 1 5. 前記固体素子がシリコン基板である、請求項 1 ~ 1 4 のいずれか 1 項記載の方法。
 - 16. 前記有機化合物が生体高分子である、請求項1~15のいずれか1項記載の方法。
- 17. 前記有機化合物が蛋白質である、請求項1~16のいずれか1項記載の方法。
 - 18. 前記溶媒が電解質溶液である、請求項1~17のいずれか1項記載の方法。
 - 19.請求項1~18のいずれか1項記載の方法に用いる結晶化制御用固体素子であって、
- 15 溶媒中に含まれる有機化合物の結晶化を制御するため、 所定の表面電位をもたらすよう、少なくとも表面部分に不 純物が添加されている半導体基板を備える、固体素子。
 - 20. 前記半導体がシリコンである、請求項19記載の固体素子。

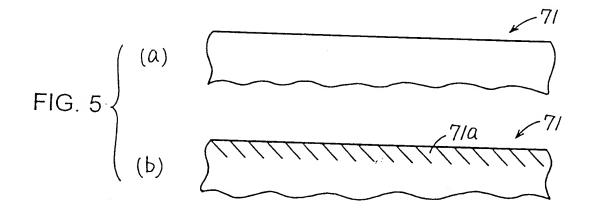












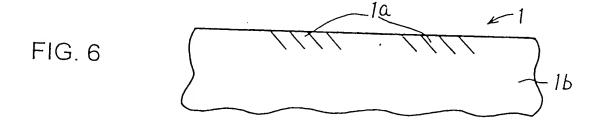
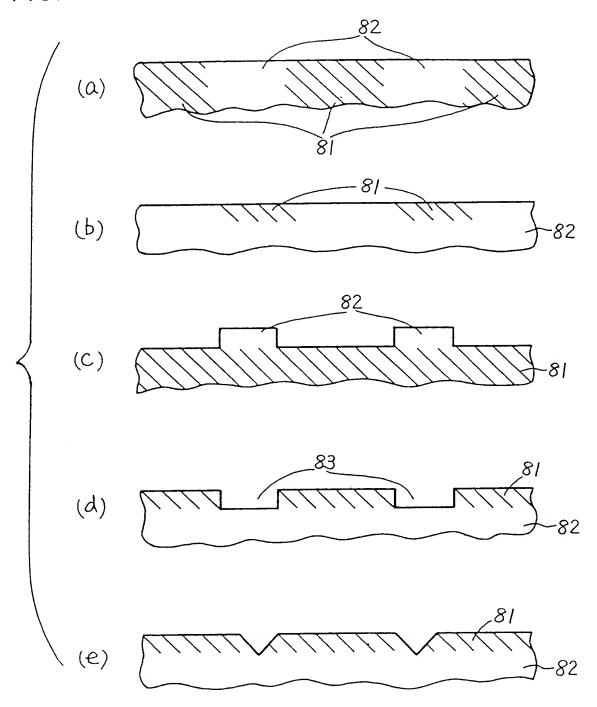


FIG. 7



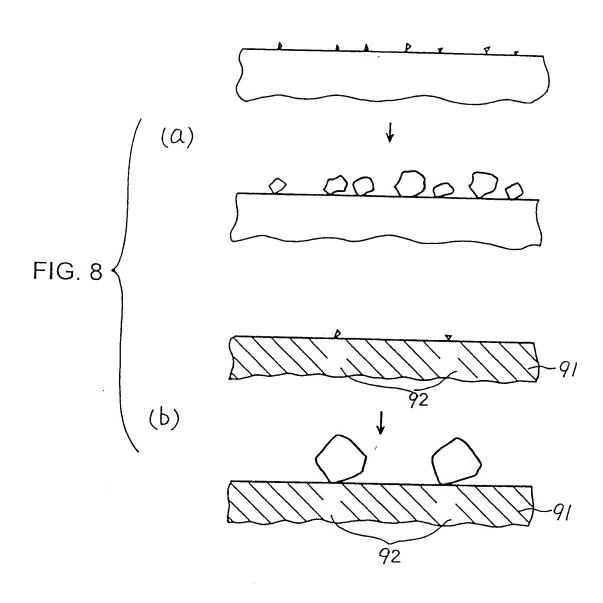


FIG. 9

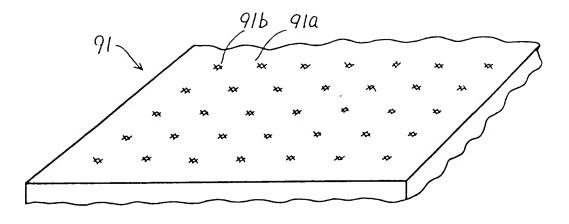
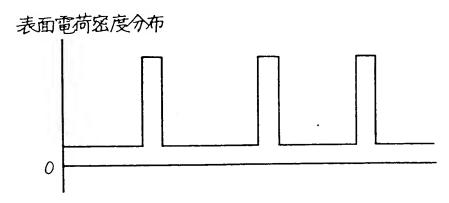


FIG. 10



FIG. 11



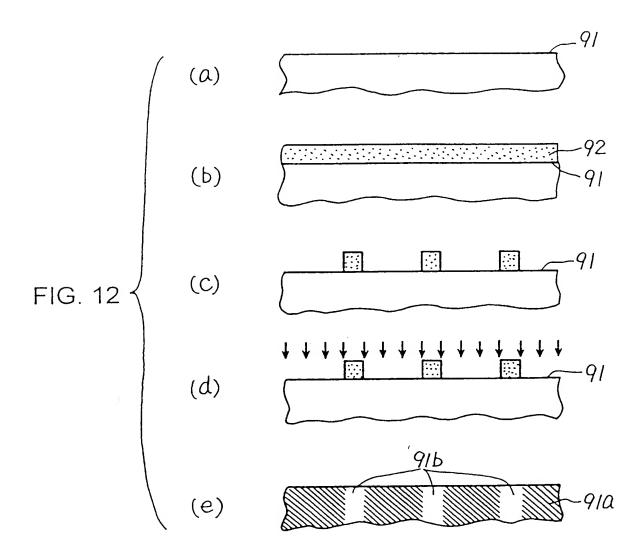


FIG. 13

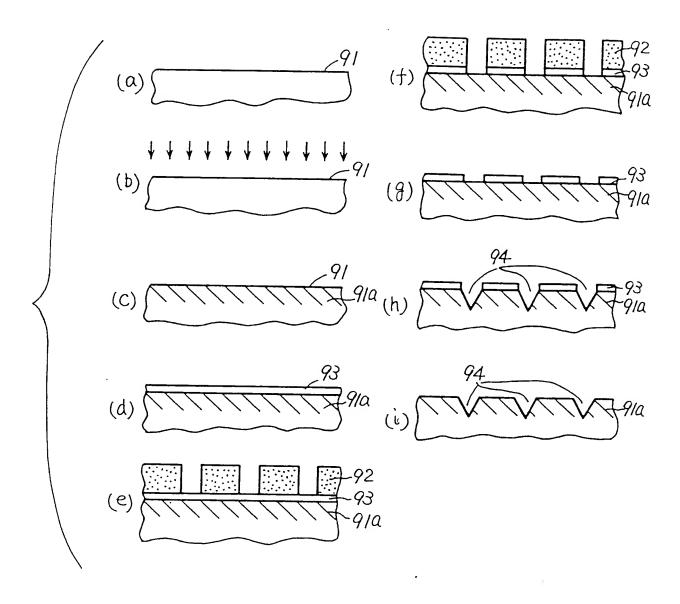


FIG. 14

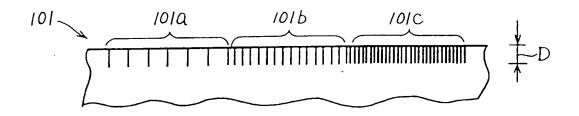


FIG. 15

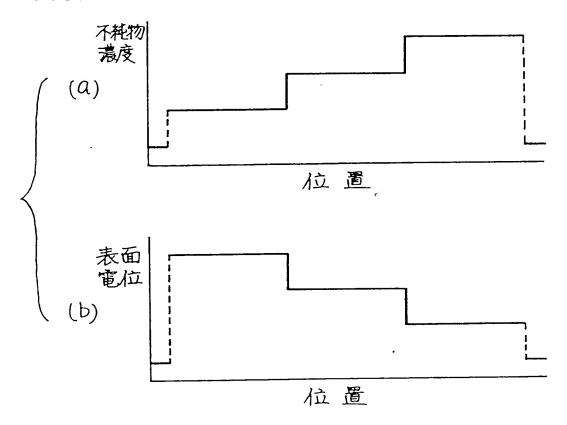
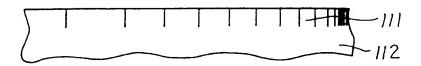
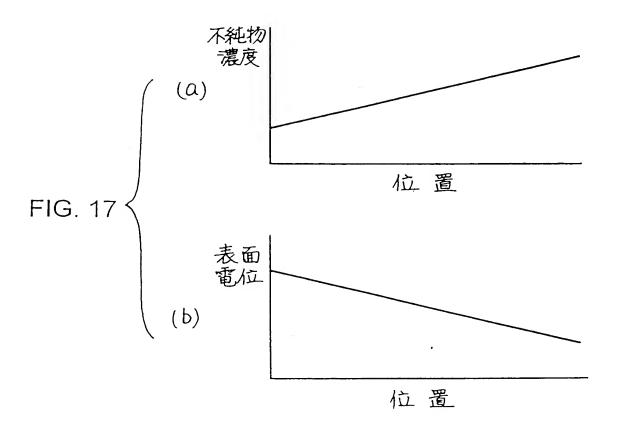


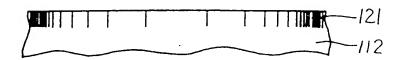
FIG. 16

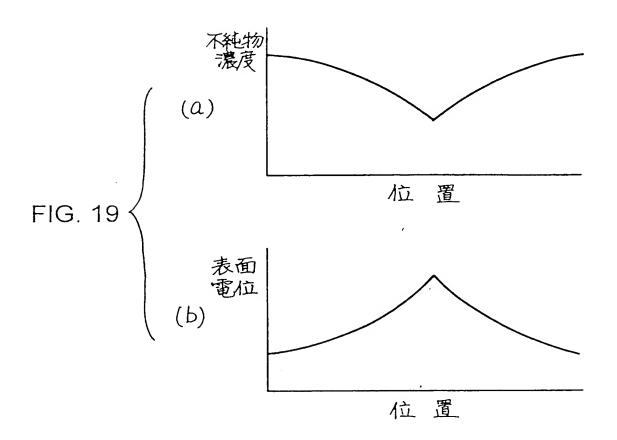




10/26

FIG. 18

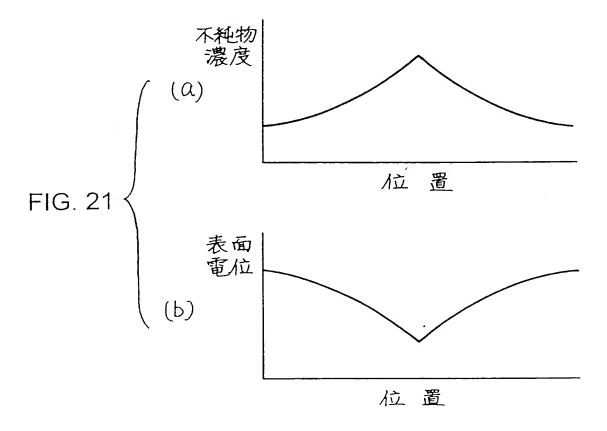




11/26

FIG. 20





12/26

FIG. 22

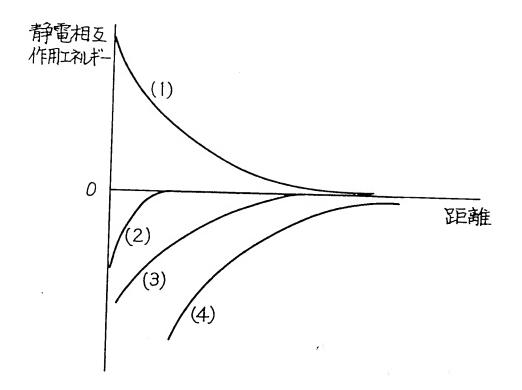


FIG. 23

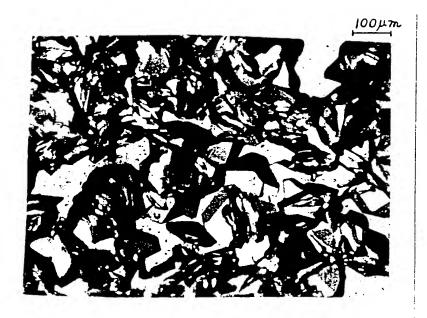


FIG. 24

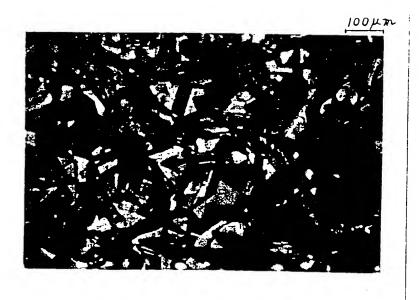


FIG. 25



FIG. 26



FIG. 27



FIG. 28

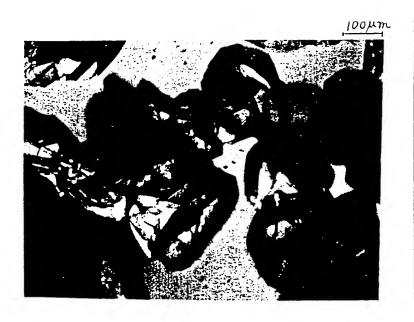


FIG. 29

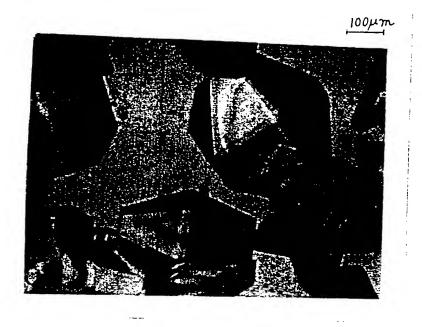


FIG. 30

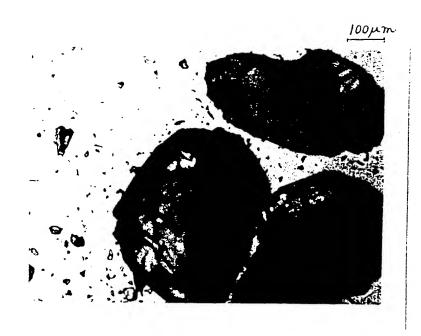


FIG. 31



FIG. 32

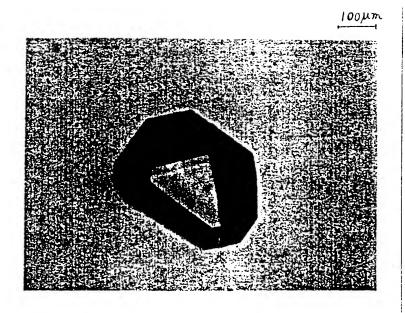


FIG. 33

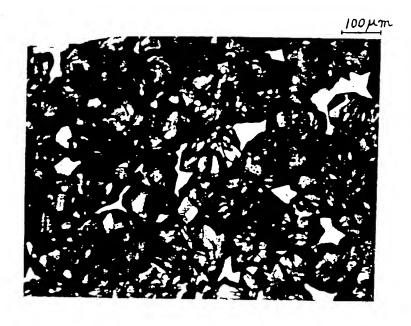
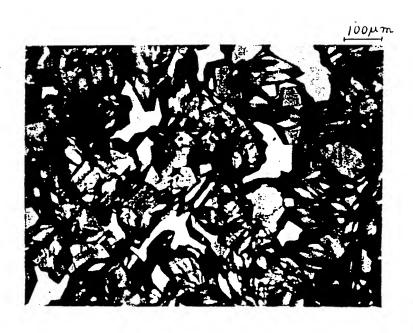


FIG. 34



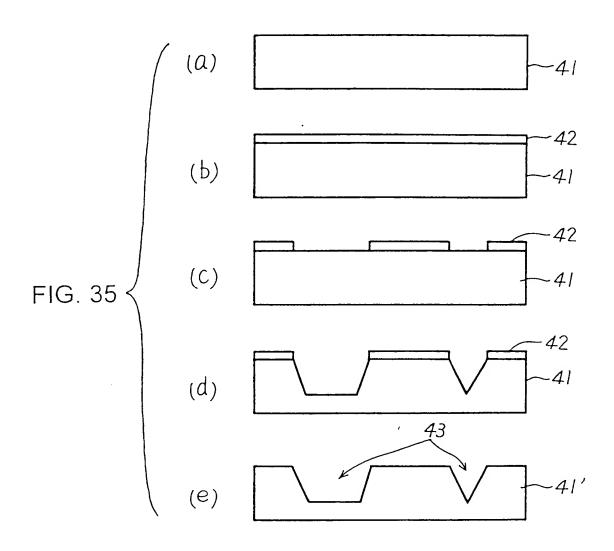


FIG. 36



FIG. 37

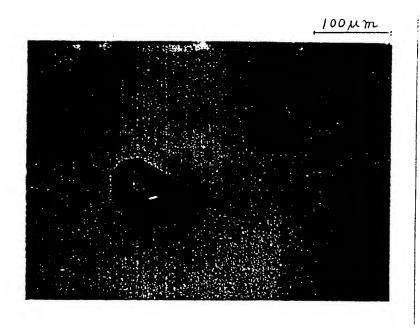


FIG. 38

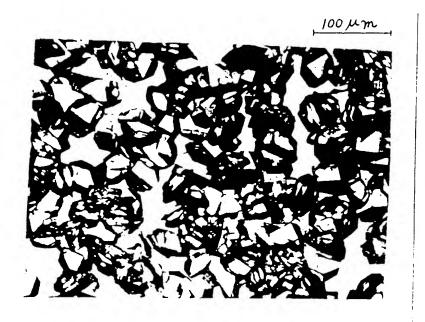


FIG. 39

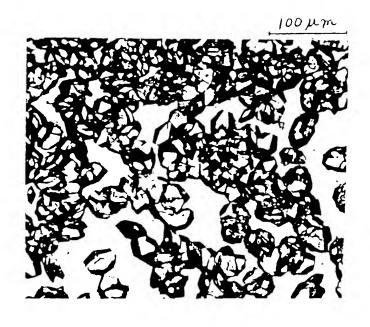


FIG. 40

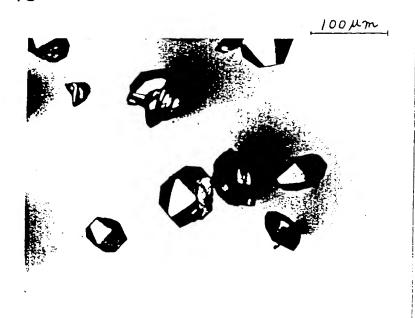


FIG. 41

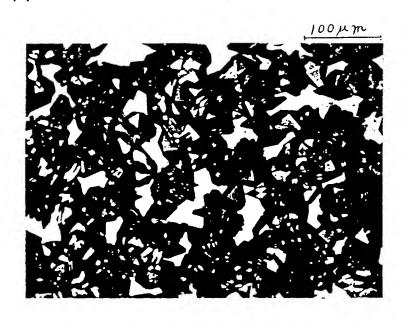


FIG. 42

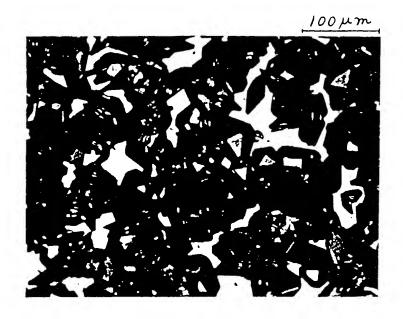


FIG. 43

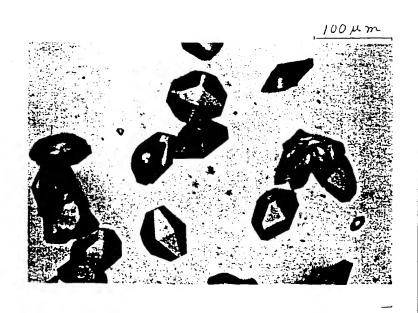


FIG. 44

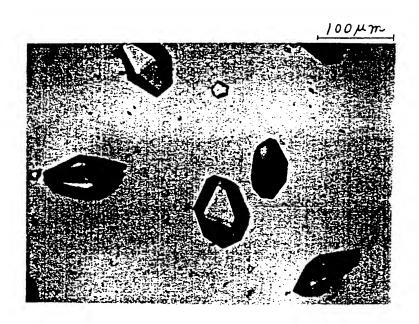


FIG. 45

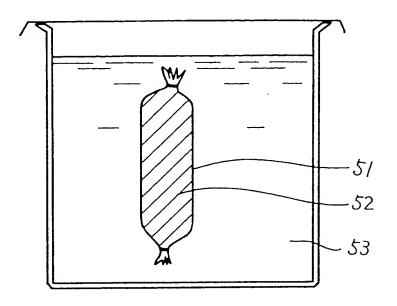
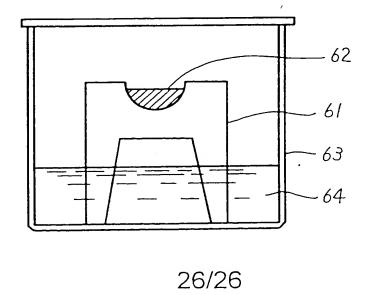


FIG. 46



INTERNATIONAL SEARCH REPORT

International application No.

		The manional app	prication No.			
		PCT/	JP96/00462			
	ASSIFICATION OF SUBJECT MATTER					
	. Cl ⁶ B01D9/02, 601, 9/02, 602, C30B29					
	According to International Patent Classification (IPC) or to both national classification and IPC					
Minimum o	documentation searched (classification system followed by classification symbols)					
Int	. Cl° B01D9/02, 601, 9/02, 602, C12N1/0	00, C30B29				
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1926 - 1997 Kokai Jitsuyo Shinan Koho 1971 - 1995 Toroku Jitsuyo Shinan Koho 1994 - 1997						
Electronic d	ata base consulted during the international search (name of data base and, where p	practicable, search i	terms used)			
C. DOCL	MENTS CONSIDERED TO BE RELEVANT					
Category*	Citation of document, with indication, where appropriate, of the releva	-	Relevant to claim No.			
A	JP, 5-319999, A (sumitomo Electric Ind Ltd.),	ustries,	1 - 20			
	December 3, 1993 (03. 12. 93) (Family:	none)				
А	JP, 6-116098, A (Director General, Agency of Industrial Science and Technology and another), April 26, 1994 (26. 04. 94) (Family: none)		1 - 20			
	e.					
Further	documents are listed in the continuation of Box C. See patent for					
		mily annex.				
A" documen	Special categories of cited documents: 'T' later document published after the international filing date or priority date and not in conflict with the application but cited to understand to be of particular relevance.					
E" earlier do	be of particular relevance the principle or theory underlying the invention the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be					
document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other step when the document is taken alone			red to involve an inventive			
	document of particular relevance; the claimed invention cannot be					

special reason (as specified)

"Y" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

Date of the actual completion of the international search May 13, 1996 (13.05.96)

Name and mailing address of the ISA/

Japanese Patent Office

Facsimile No.

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family

Date of mailing of the international search report

May 21, 1996 (21.05.96)

Authorized officer

Telephone No.

Form PCT/ISA/210 (second sheet) (July 1992)



A. 発明の属する分野の分類(国際特許分類(IPC))

Int. Cl B O 1 D 9 / O 2, 6 O 1, 9 / O 2, 6 O 2, C 3 O B 2 9 / 5 4

調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl 6 B O 1 D 9 \not O 2, 6 O 1, 9 \not O 2, 6 O 2, C 1 2 N 1 \not O 0, C 3 O B 2 9 \not 5 4

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1926 - 1997

日本国公開実用新案公報

1971-1995

日本国登録実用新案公報

1994-1997

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連する	5と認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Α	JP, 5-319999, A (住友電気工業株式会社) 3.12月.1993 (03.12.93), (パテントファミリーなし)	1-20
A	JP, 6−116098, A (工業技術院外1名) 26.4月.1994 (26.04.94), (パテントファミリーなし)	1-20

1	L C欄の続きにも文献が列挙されている。	
Ł	L	

□ パテントファミリーに関する別紙を参照。

引用文献のカテゴリー

- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」先行文献ではあるが、国際出願日以後に公表されたも
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

- 「T」国際出願日又は優先日後に公表された文献であって て出願と矛盾するものではなく、発明の原理又は理 論の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日 13.05.96

国際調査報告の発送日

21.05.96

国際調査機関の名称及びあて先

日本国特許庁(ISA/JP)

郵便番号100

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員) 石 井 淑 久

4 D 7603

電話番号 03-3581-1101 内線 3422